

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 63-016335

(43)Date of publication of application : 23.01.1988

(51)Int.Cl. G06F 9/46
G06F 1/00

(21)Application number : 61-159660

(71)Applicant : HITACHI LTD
HITACHI KEIYO ENG CO LTD

(22)Date of filing : 09.07.1986

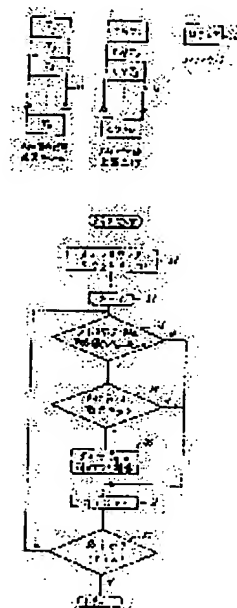
(72)Inventor : ONO RYOJI

(54) PROCESSING METHOD FOR SOFTWARE TIMER

(57)Abstract:

PURPOSE: To perform plural timer processing jobs just with a single timer by storing the value showing the specific count value with which a counter has a time-out state in a timer register mode.

CONSTITUTION: N pieces of values CNT1WN which are set a time-out state when they are coincident with the value of a main counter 13 are set in a time-out value memory area 12. A timer working state setting table 11 contains a flag showing whether a timer Tn is working or not. In a processing mode of a software timer, the counter 13 is counted up (31) with the prescribed value and it is checked (33) with N pieces of timers whether the value of the counter 13 is equal or not to the time-out value CNTn. If so, it is checked (34) whether the timer Tn of the table 11 is working or not. If so, it is reported (35) that the timer Tn has a time-out state.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2000 Japan Patent Office

⑫ 公開特許公報(A)

昭63-16335

⑮ Int. Cl.⁴G 06 F 9/46
1/00

識別記号

3 1 0
3 8 0

庁内整理番号

E-8320-5B
7157-5B

⑬ 公開 昭和63年(1988)1月23日

審査請求 未請求 発明の数 1 (全4頁)

⑭ 発明の名称 ソフトウェアタイマの処理方法

⑯ 特 願 昭61-159660

⑰ 出 願 昭61(1986)7月9日

⑱ 発 明 者 大 野 良 二 千葉県習志野市東習志野7丁目1番1号 日立京葉エンジニアリング株式会社内

⑲ 出 願 人 株式会社日立製作所 東京都千代田区神田駿河台4丁目6番地

⑲ 出 願 人 日立京葉エンジニアリング株式会社 千葉県習志野市東習志野7丁目1番1号

⑳ 代 理 人 弁理士 小川 勝男 外1名

明 細 書

1. 発明の名称 ソフトウェアタイマの処理方法

2. 特許請求の範囲

1. タイマ機能を実現するソフトウェアにおいて、

タイマの数に関係なく1個のカウンタを設け、
タイマ登録時にカウンタの値がいくつになった
時にタイムアウトにするかという値を記憶し、
この値とカウンタ一定時間ごとにカウントアップ
またはカウントダウンされる値と比較し、一
致している時にのみ該当タイマが起動されてい
る状態か否かを判定し、起動されている状態で
あればタイムアウトとするアルゴリズムによる
ソフトウェアタイマの処理方法。

3. 発明の詳細な説明

〔産業上の利用分野〕

本発明はパーソナルコンピュータ等のソフトウ
ェアによるタイマの処理方法に係り、特に通信等
の時間的な制約要因のあるソフトウェアに好適な
ソフトウェアタイマの処理方法に関する。

〔従来の技術〕

従来のソフトウェアによるタイマの処理方法と
して、通常にはタイマ登録時にタイムアウト値を
カウンタにセットし、一定時間ごとにこのカウン
タを一定値ずつ減算して、カウンタが特定の値に
なった時にタイムアウトを報告する方法が用いら
れる。しかしこの方法はタイマの数に比例して処
理時間が長くなる点について考慮されていない。

従来から通常に用いられてきたと考えられる一
般的なソフトウェアタイマの処理方法の一例を第
4図ないし第6図により説明する。

まず第4図は従来のソフトウェアタイマの処理
方法のワークエリアの説明図である。第4図にお
いて、41はタイマ動作状態設定テーブル、42
はカウンタである。いまタイマの個数の最大値N
とすると、第4図のようにN個のタイマT1～
Tnのタイマ動作状態設定テーブルT1～Tnお
よびカウンタCNT1～CNTNのワークエリア
を持っている。タイマ動作状態設定テーブル41
は該当タイマT1～TNが動作中であるか否かを
記憶するのに用いられ、カウンタ42は一定時間

ごとに加算または減算されてある特定の値と比較することによりタイムアウトの判定をするのに用いられる。

第5図は従来のソフトウェアタイマの処理方法のタイマ登録フローチャートである。第5図において、いま最大値N個のタイマT1～TNのうち、n番目のタイマTnを起動するものとする。第5図のフローのようにカウンタ値を第4図のカウンタ42の該当カウンタCNTnにセットし（ステップ51）、さらに第4図のタイマTnが動作中であることを示すタイマ動作状態設定テーブル41の該当テーブルTnのタイマ動作中フラグをセットする（ステップ52）。このようにタイマ登録をしてにおいて、一定時間ごと起動されるタイマ処理のメインルーチンによりタイマ処理を実行する。

第6図は従来のソフトウェアタイマの処理方法のタイマ処理フローチャートである。第6図において、最大値N個の1番目～N番目のタイマT1～TNのすべてをチェックするためにn番目のn

する処理は2回の比較および1回の減算となり、N個のタイマT1～TNに要する処理は2N回の比較およびN回の減算となる。このようにタイマの個数の最大値Nに比例して処理時間が長くなり、多くのタイマを必要とするプログラムではタイマ処理のために性能が損なわれることになる。

〔発明が解決しようとする問題点〕

上記従来技術は一般的なソフトウェアタイマの処理方法によって複数個のタイマを実現するさいのタイマの個数を多く必要とする場合を考慮しておらず、タイマの個数が多いほどタイマ処理時間を多く必要とするためソフトウェア全体の性能を低下させる問題点があった。

本発明の目的は複数個のタイマを実現するさいのタイマ処理を高速化して全体としてより高性能なソフトウェアを実現できるソフトウェアタイマの処理方法を提供するにある。

〔問題点を解決するための手段〕

上記目的は、タイマの数に関係なくカウンタを1個とし、タイマ登録時にカウンタの値がいくつ

を変数として $n = 1 \sim N$ までの処理を実行している。まず第6図のフローのように $n = 1$ とし（ステップ60）、第4図のタイマ動作状態設定テーブル41によりタイマTnが動作中か否かを判定し（ステップ61）、動作中でなければ直ちに次のタイマTn+1のチェックに移る。また動作中であれば第4図のカウンタ42のカウンタCNTnを一定値だけカウントダウンし（ステップ62）、ある特定の値たとえば0と比較してタイムアウトが発生したか否かを判断し（ステップ63）、カウンタCNTnの値が特定の値と一致しない場合には直ちに次のタイマTn+1のチェックに移る。またカウンタCNTnの値が特定の値と一致した場合にはタイムアウトが発生したものと判断して外部のルーチンにタイマのTnのタイムアウト検出報告を行い（ステップ64）、次のタイマTn+1のチェックに移る（ステップ65）。これらの処理をN回繰り返して行い $n = N$ となれば終了する。（ステップ66）。

この従来方法によると、1個のタイマTnに要

になった時にタイムアウトにするかという値を記憶し、一定時間ごとにカウントアップまたはカウントダウンされるカウンタの値と比較することにより、一致した時にのみ該当タイマが起動されている状態か否かを判定し、起動中の時にはタイムアウトとするというアルゴリズムによるソフトウェアタイマの処理方法により達成される。

〔作用〕

上記アルゴリズムによるソフトウェアタイマの処理方法によると、必要な処理はタイムアウトが発生していない場合の1個のタイマにつき1回の比較またはタイムアウトが発生している場合の1個のタイマにつき2回の比較に加えて1回のカウンタの加算または減算となるので、従来のアルゴリズムによるソフトウェアタイマの処理方法により必要な処理がタイムアウトが発生している場合および発生していない場合にかかわらず1個のタイマにつき2回の比較および1回の加算または減算であったのに比較して、タイマ処理の高速化が実現できるとともにタイマの数が多く場合ほど

その効果が顕著となる。

〔実施例〕

以下に本発明の一実施例を第1図ないし第3図により説明する。

第1図は本発明によるソフトウェアタイマの処理方法の一実施例を示すワークエリアの説明図である。第1図において、11はタイマ動作状態設定テーブル、12はタイムアウト値記憶エリア、13はメインカウンタである。いまタイマの個数の最大値Nとすると、第1図のようにN個のタイマT1～TNのタイマ動作状態設定テーブルT1～TNおよびタイムアウト値記憶エリアCNT1～CNTNおよび1個のメインカウンタMCNTのワークエリアを持っている。タイマ動作状態設定テーブル11は該当タイマT1～TNが動作中であるか否かを記憶するのに用いられ、タイムアウト値記憶エリア12にはメインカウンタ13の値と比較して一致した時にタイムアウトとなるべき値がセットされる。メインカウンタ13は一定時間ごと加算（または減算）する1個のカウンタ

1)、つぎに最大値N個の1番目～N番目のタイマT1～TNのすべてをチェックするためにn番目のnを変数としてn=1～Nまでの処理を実行している。まず第3図のフローのようにn=1とし（ステップ32）、第1図のメインカウンタ13の値とタイムアウト値記憶エリア12のエリアCNTnのタイムアウト値を比較し（ステップ33）、一致していなければ直ちに次のタイマTn+1のチェックに移る。また一致していればタイムアウト発生の可能性があるので、タイマ動作状態設定テーブル11のテーブルTnによりタイマTnが動作中か否かを判定し（ステップ34）、タイマ動作中でなければ直ちに次のタイマTn+1のチェックに移る。またタイマ動作中であれば外部のルーチンにタイマTnのタイムアウト検出報告を行い（ステップ35）、次のタイマTn+1のチェックに移る（ステップ36）。これらの処理をN回繰り返して行いn=Nとなれば終了する（ステップ37）。

本方法によると、メインカウンタ13の加算の

である。

第2図は本発明によるソフトウェアタイマの処理方法の一実施例を示すタイマ登録フローチャートである。第2図において、いま最大値N個のタイマT1～TNのうちのn番目のタイマTnを起動するものとする。第2図のフローのように第1図のメインカウンタ13の値を読み出し（ステップ21）、メインカウンタ13の値とカウントすべきカウント値を加算してカウントアウト値を算出して、カウントアウト値をカウントアウト値記憶エリア12の該当エリアCNTnにセットし（ステップ22）、さらにタイマ動作状態設定テーブル11の該当テーブルTnのタイマ動作中フラグをセットする。このようにタイマ登録をしておき、一定時間ごとに起動されるタイマ処理のメインルーチンによりタイマ処理を実行する。

第3図は本発明によるソフトウェアタイマの処理方法の一実施例を示すタイマ処理フローチャートである。第3図において、まずメインカウンタ13を一定値だけカウントアップし（ステップ3

ほかに1個のタイマTnに要する処理は1ないし2回の比較となる。したがってN個のタイマT1～TNに要する処理はNないし2N回の比較および1回の加算となる。しかも1個のタイマTnの処理での比較のさいにメインカウンタ13の値とタイムアウト値が一致するのはごくまれであるためほとんどの場合には1回の比較で済むことになり、したがってN個のタイマT1～TNに要する処理はほぼN回の比較および1回の加算となる。これは従来方法と比べると、N回の比較およびN-1回の加減算の分だけ処理量が減少していることになり、したがって処理時間もこの処理量の差による時間だけ短縮することができ、タイマの数が多くなるほどその差が大きくなってその効果が大きくなる。

〔発明の効果〕

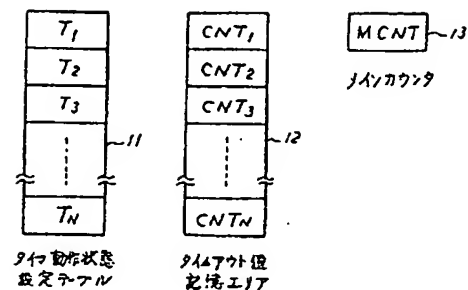
本発明によれば、ソフトウェアによるタイマ処理のアルゴリズムを改善することによってタイマ処理の高速化が実現できるので、これを用いたプログラム全体の性能向上を図れる効果がある。

4. 図面の簡単な説明

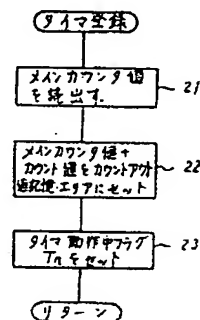
第1図は本発明によるソフトウェアタイマの処理方法の一実施例を示すワークエリア説明図、第2図は同じくタイマ登録フローチャート、第3図は同じくタイマ処理フローチャート、第4図は従来のソフトウェアタイマの処理方法を例示するワークエリア説明図、第5図は同じくタイマ登録フローチャート、第6図は同じくタイマ処理フローチャートである。

11…タイマ動作状態設定テーブル、12…タイムアウト値記憶エリア、13…メインカウンタ

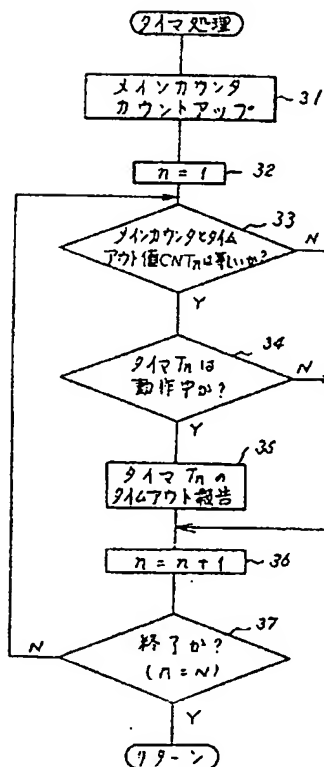
第1図



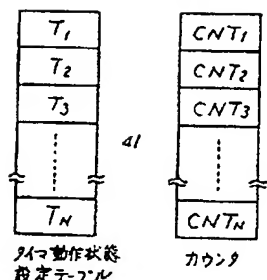
第2図



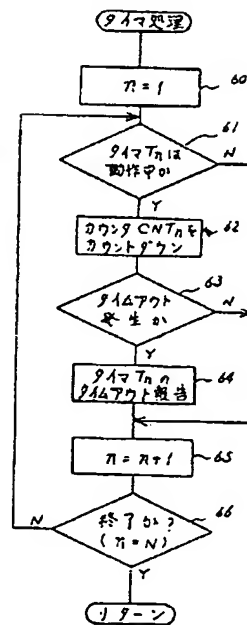
第3図



第4図



第6図



第5図

